NS4892D 200mA-线性锂电池充放电管理 IC

1 特性

- 涓流/恒流/恒压三段式充电
- 内部设定 200mA 线性充电电流
- 内部预设 4.2V 充电浮充电压
- 支持 0V 电池电压充电
- 支持充满/再充电功能
- 内置同步升压放电模块，输出电压 5.1V
- 同步升压模块开关频率 1MHz
- 同步升压模块最大输出电流 500mA
- 放电模块电池待机电流≤2uA@4.2V
- 放电模块输出待机电压近电池电压
- 放电截止电流 5mA（典型值）
- 提供充电和放电 LED 指示引脚
- 提供 KEY 键引脚
- 内置自动负载检测升压功能
- 内置电池欠压锁存和过温保护
- 内置输入欠压锁存和过压保护等

2 说明

NS4892D 是一款支持锂电池充电管理和电池状态显示的多功能电源管理 IC，且芯片内置多重保护功能，能够为便携式锂电池充电提供完整的解决方案。芯片内部高度集成使其在应用时仅需极少的外围器件，有效的减小 PCB 尺寸，降低方案的成本。

NS4892D 充电模式内置涓流/恒流/恒压三段式充电模式，且支持 0V 电池电压充电。放电模式采用同步升压结构，更高效为输出提供升压。

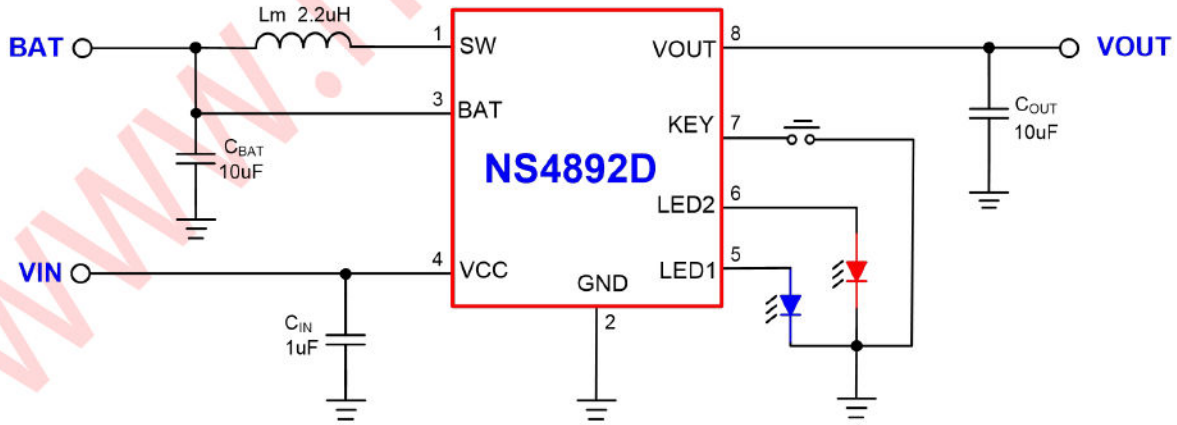
另外，芯片具有 LED 显示和 KEY 键功能，且包含多重保护功能，最大程度上提高芯片的可靠性和方案的安全性。

NS4892D 采用 SOP8 的标准封装。

3 应用范围

- 移动电源
- 蓝牙耳机充电仓
- 便携式锂电池充电设备等

4 典型应用电路

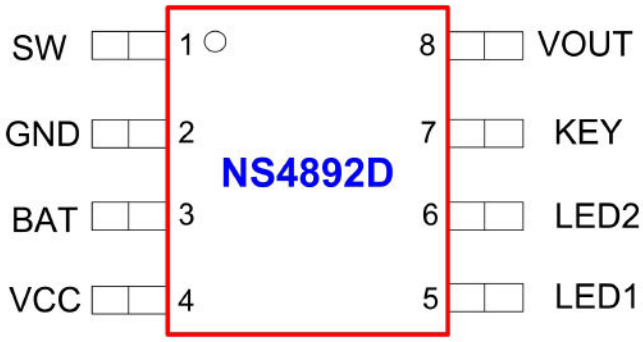


www.nsiway.com.cn

2019Copyright © Nsiway Technology

5 管脚配置

SOP-8 的管脚图如下图所示：



编号	管脚名称	管脚功能
1	SW	开关节点
2	GND	功率地
3	BAT	电池正极输入口
4	VCC	电源供电口输入端
5	LED1	放电时电池状态 LED 显示
6	LED2	充电时电池状态 LED 显示
7	KEY	按键输入端
8	VOUT	BOOST 升压输出端

6 极限工作参数

- 引脚电压----------0.3V ~+6V
- 工作温度范围----------40℃ ~ +85℃
- 存储温度范围----------55℃ ~ +150℃
- 结温范围---------- +150℃
- 焊接温度（10s 内）----------+265℃

注 1：超过上述极限工作参数范围可能导致芯片永久性的损坏。长时间暴露在上述任何极限条件下可能会影响芯片的可靠性和寿命。

注 2：NS4892D 可以在 0℃到 70℃的限定范围内保证正常的工作状态。超过-40℃至 85℃温度范围的工作状态受设计和工艺控制影响。

2023Copyright © Nsiway Technology

7 电气特性

工作条件：T=25℃，V_{CC}=5V，C_{IN}=1uF，C_{OUT}=10uF，C_{BAT}=10uF，L=2.2uH，。

符号	参数名称	条件	最小值	典型值	最大值	单位
V_{CC}	工作电压范围		4.5	5.0	6.0	V
VCC_{UVLO}	输入欠压锁存电压	VCC 上升		4.4		V
UVLO_HY	欠压锁存迟滞电压			0.4		V
VCC_{OVP}	输入过压保护电压	VCC 上升	5.8	6.0	6.2	V
VCC_{OVP_HY}	输入电压 OVP 迟滞电压			0.5		V
V_{FLOAT}	稳定输出电压			4.2		V
ΔV_{RECHAG}	再充电电池门限电压	V_{FLOAT} -- V_{RECHAG}	0.1	0.15	0.2	V
I_{CG}	恒流充电电流	V_{BAT} =3.7V		200		mA
I_{TRIKL}	涓流充电电流	V_{BAT} <V_{TRIKL}		20		mA
V_{TRIKL}	涓流充电阈值电压	V_{BAT} 上升	2.9	3.0	3.1	V
V_{TR_HYS}	涓流充电迟滞电压			0.1		V
V_{ASD}	V_{CC}-V_{BAT} 闭锁阈值电压	V_{CC} 从低到高	60	100	140	mV
		V_{CC} 从高到低	5	30	50	mV
I_{TERM}	充电截止电流门限			15		mA
T_{LIM}	限定温度模式中的结温			100		℃
V_{BAT}	电池工作电压		2.9		4.35	V
V_{OUT}	额定输出电压	V_{BAT} =3.7V	4.95	5.1	5.25	V
I_{STDB}	待机电流	V_{BAT}≤4.2V			2	uA
V_{UV_BAT}	电池欠压闭锁阈值电压	V_{BAT} 下降	2.85	2.9	2.95	V
V_{HYS_BAT}	电池欠压闭锁迟滞	V_{BAT} 上升	0.2	0.3	0.4	V
f_{OSC}	工作频率		0.8	1	1.2	MHz
I_{OUT}	输出电流			200	500	mA
I_{END}	放电结束电流			5		mA
T_{SHUT}	输出无负载 关闭 LED 和 VOUT 时间			16		s
Tov	过温保护	V_{BAT} =3.7V, Vout=5V/0.2A		150		℃

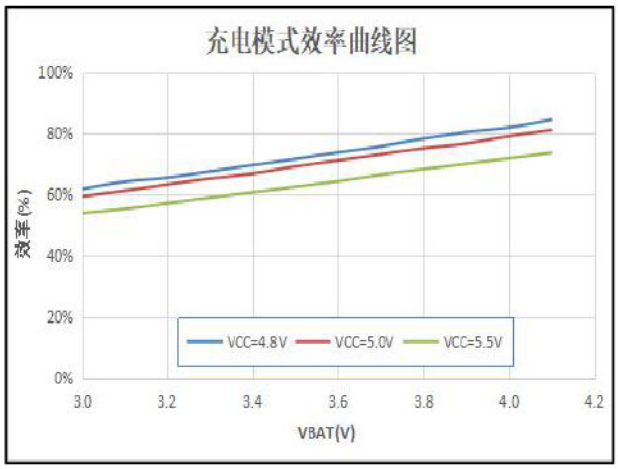
www.nsiway.com.cn

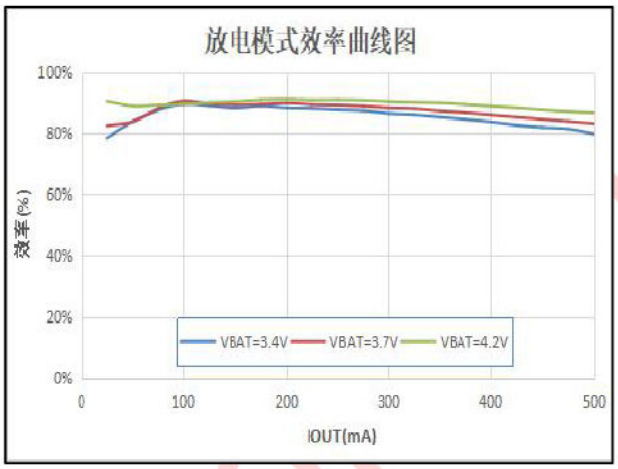
2023Copyright © Nsiway Technology

8 典型特性曲线

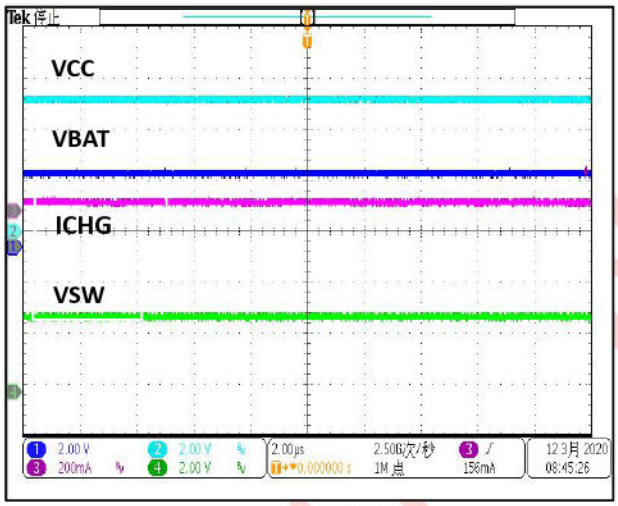
下列特性曲线中，T=25℃，V_{CC}=5V，C_{IN}=1uF，C_{OUT}=10uF，C_{BAT}=1uF，L=2.2uH。

8.1 效率特性曲线图

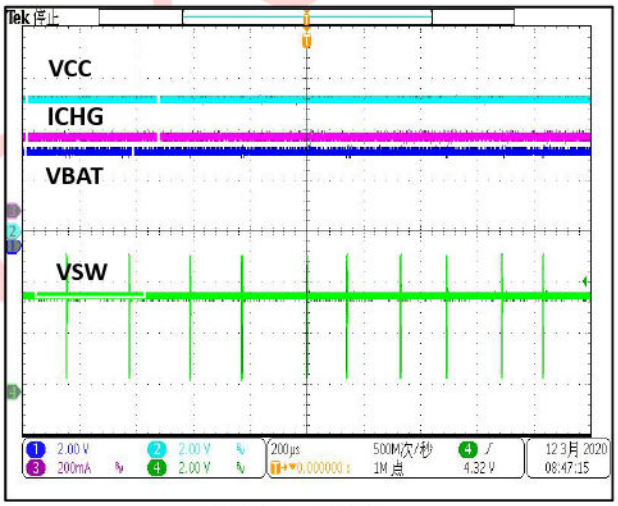




8.2 充电部分波形图

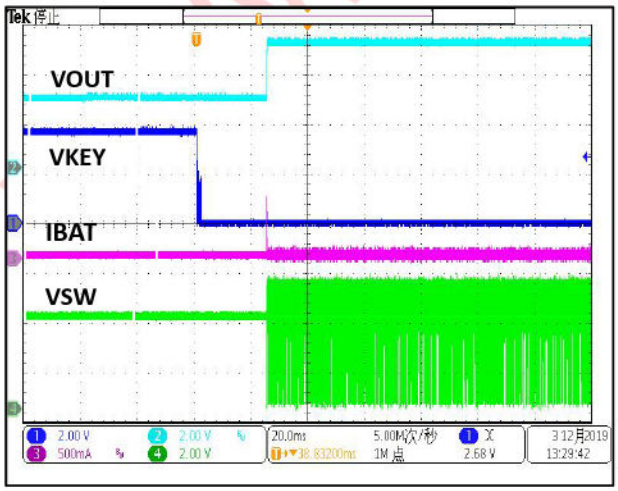


涓流充电波形图

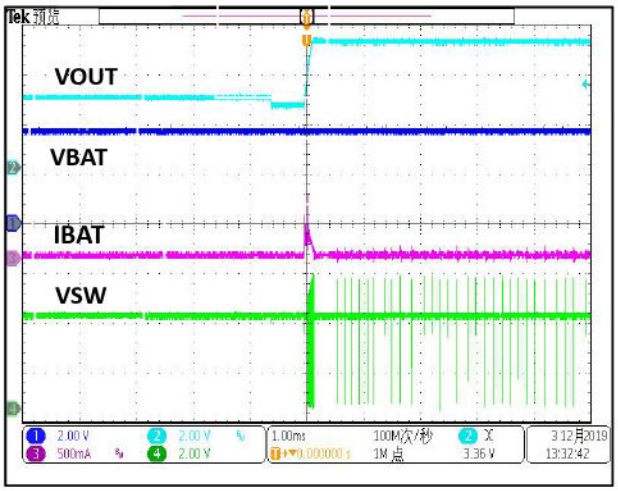


恒流充电波形图

8.3 放电部分波形图

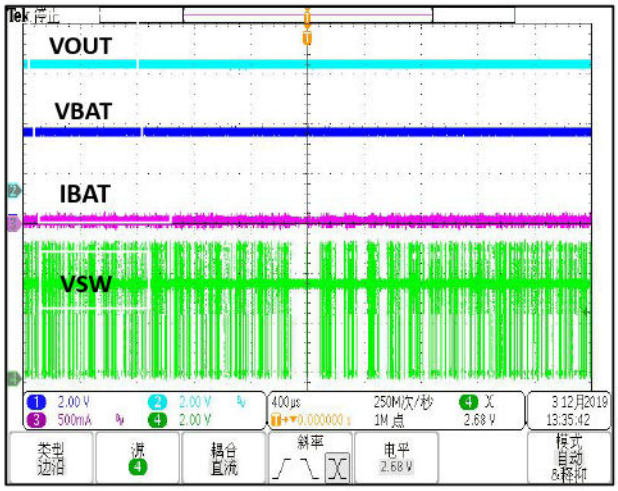


KEY 按键启动升压模块波形图

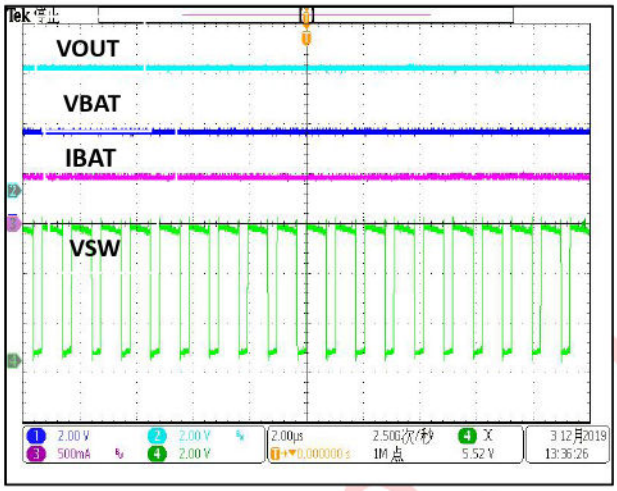


插入负载自动识别波形图

2023Copyright © Nsiway Technology



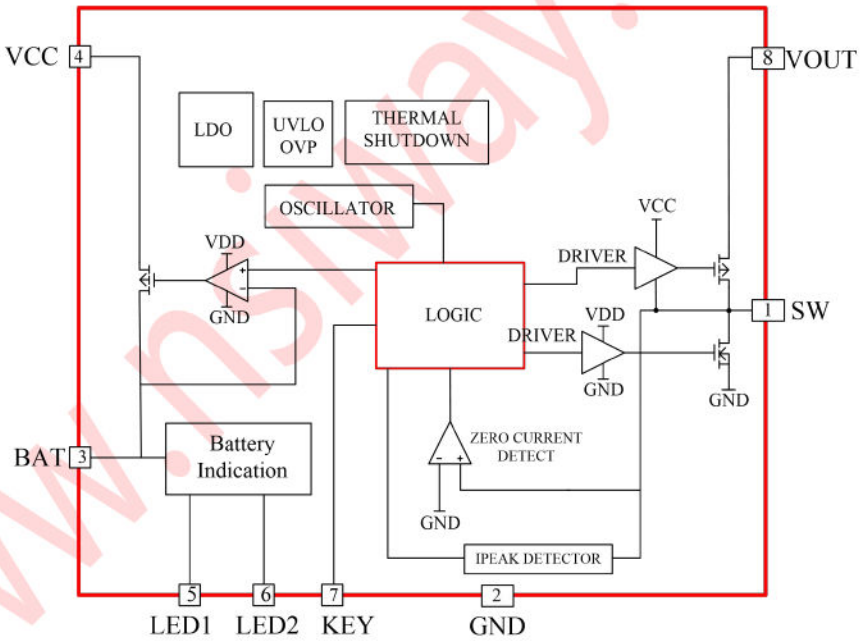
VBAT=3.7V、空载波形(非待机)



VBAT=3.7V、负载 300mA 波形

9 应用说明

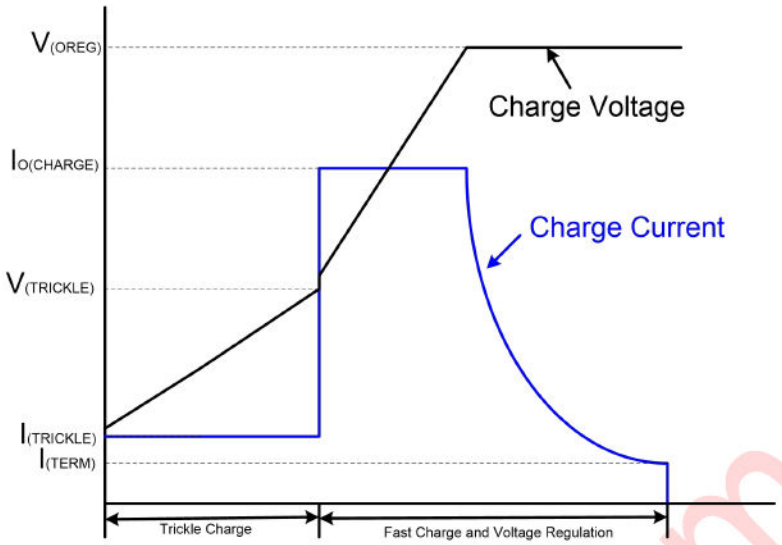
9.1 结构框图



9.2 充电部分

NS4892D 内部高度集成了充电线性降压模块，利用芯片内部的功率管对电池进行涓流、恒流和恒压充电。芯片采用线性充电模式，在涓流模式下充电电流为 20mA；恒流模式下充电电流为 200mA。在恒压模式下充电电流逐渐减小，当充电电流减小至 10mA 以下时，充电周期结束。当电池电压再次降到 4V 以下，系统自动检测 V_{BAT} 电压并重新开始充电周期。

2023Copyright © Nsiway Technology



NS4892D 内部集成温度保护功能，当芯片的结温过高时会自动降低充电电流，若芯片温度持续增高至150℃，则充电电流减小至 0mA。过温保护电路可以防止芯片因故障导致的过热损坏，提高芯片的可靠性。

9.3 升压输出部分

NS4892D 内部集成了高低边 MOS 管，能够在负载接入后自动升压至 5.1V，并提供最大 500mA 的电流输出。同步升压模块采用 1MHz 的开关频率，且高度集成可有效减小外部电感和电容的尺寸。当负载拔出后芯片输出 VOUT 电压会保持一定时间后进入待机模式，待机电池电流最大 2uA，且待机时输出电压 V_{OUT} 近等于 V_{BAT} 电池电压。当有负载接入或 KEY 键单击触发时，升压模块开始工作。

放电模块能够提供最大 500mA 的输出电流，若输出电流大于此电流并持续拉载，会使得输出电压下降直到触发短路保护。若负载电流减小到 5mA 及以下则会触发放电截止功能，V_{OUT} 电压 5.1V 在保持 16S 后，降至待机电压，升压模块功能关闭，放电结束。

NS4892D 提供了输出短路保护，电池欠压等多重保护功能，可以有效的保护电池及系统的安全。在应用中如果发生短路保护时，系统自动关闭。在短路异常解除后，重新接入负载触发或 KEY 键单击，升压模块重新恢复工作。

在放电过程中，当电池电压下降到 3.2V 时 LED1 开始以 2Hz 闪烁，表明电池电量不足；当电池电压继续下降到 2.9V 时系统自动关闭，LED1 灭灯并锁定在欠压闭锁状态。只有 V_{CC} 重新接入或在电池电压大于 3.2V 通过单击 KEY 键才可以解除。解除后放电模块继续工作。

9.4 KEY 按键和自动识别负载功能

NS4892D 集成了自动负载检测功能。在待机模式下，当有负载接入使得 V_{BAT} 与 V_{OUT} 之间的电压差大于 800mV，即可触发升压功能，升压后 V_{OUT} 输出电压为 5.1V。

芯片自带 KEY 键引脚，能够给客户提供更多选择。单击 KEY 键可以触发升压模块，但当 VBAT 电压小于

2023Copyright © Nsiway Technology

3.2V 时无法开启升压功能，升压后长按 KEY 键可关闭升压模块。

9.5 LED 显示

9.5.1 充电部分 LED2 显示

VCC 的输入电压在 4.5V~6V 之间，且大于电池电压时，系统会进入充电状态。LED2 显示充电状态。

电池电压	LED1 状态	LED2 状态
0V≤VBAT＜4.2V	OFF	1Hz Flash
VBAT=4.2V	OFF	ON

9.5.2 放电部分 LED1 显示

电池电压	LED1 状态	LED2 状态
VBAT≥3.2V	ON	OFF
2.9V＜VBAT＜3.2V	2Hz Flash	OFF
VBAT≤2.9V	OFF	OFF

9.6 待机状态 KEY 键 LED 显示

在待机状态下，只有 V_{BAT} 电压大于 3.2V 及以上，才能启动升压模块。也可通过单击 KEY 启动升压模块。升压后若 V_{OUT} 电流小于放电截止电流则 LED 指示灯在保持 16S 后灭灯，进入待机模式。当 VBAT 电压小于 3.2V，升压模块无法启动，LED1 保持灭灯状态。

电池电压	LED1 状态	LED2 状态
VBAT≥3.2V	ON	OFF
2.9V＜VBAT＜3.2V	OFF	OFF

www.nsiway.com.cn

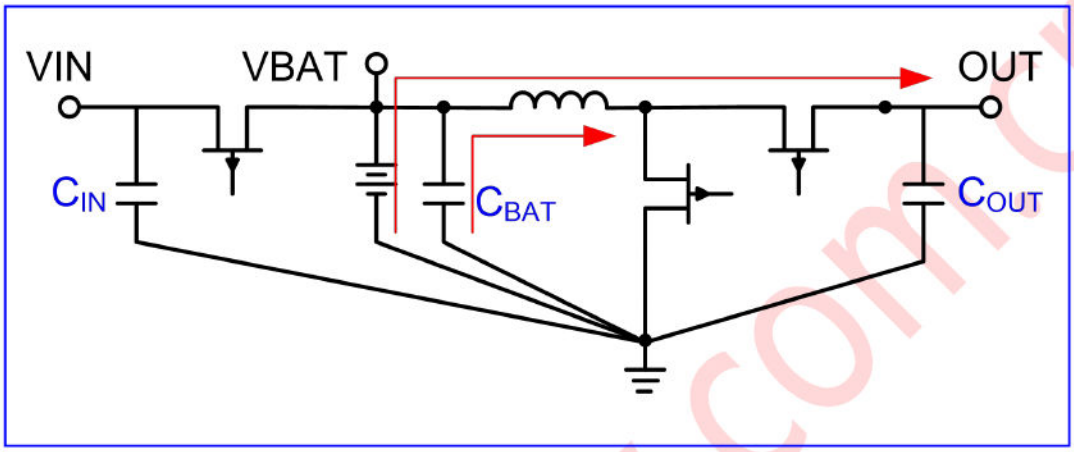
2023Copyright © Nsiway Technology

10 PCB 布局建议

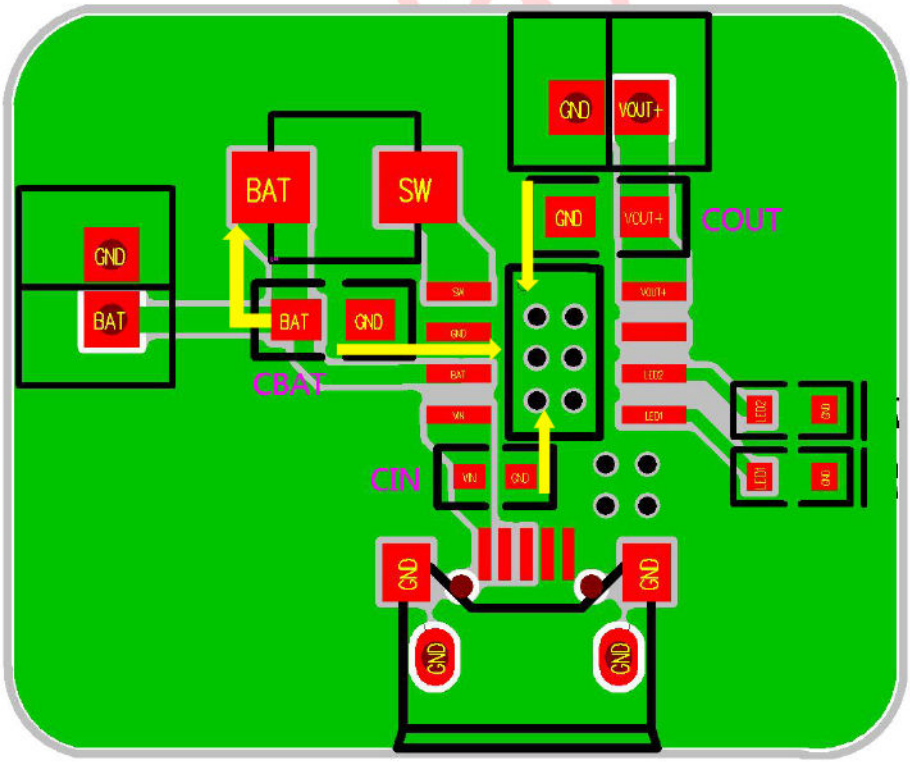
PCB 布局应遵循如下规则以确保芯片的正常工作。

1、功率线（地线、SW 线、VIN 线）应该尽量做到短、直和宽；

2、BAT 引脚的电容 CBAT 应靠近电感和 GND 放置，以降低升压模块工作时 BAT 电池端电压纹波，提高升压模块的环路稳定性。形成 BAT→C_{BAT}→Lm→MOSFET→C_{OUT} 的升压路径；



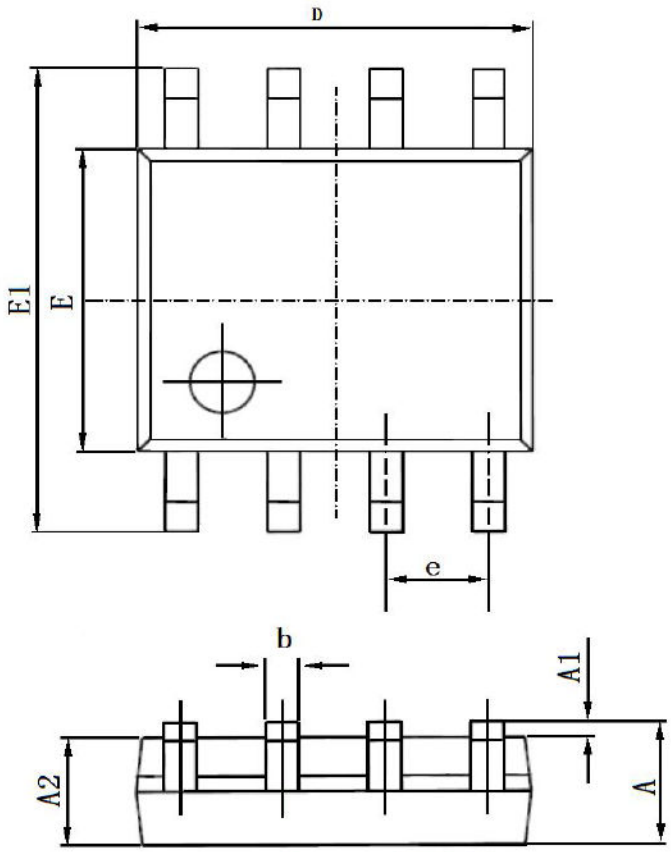
3、CIN 电容和 COUT 电容需要靠近芯片引脚放置，GND 采用星型方式在芯片底部通过过孔连接各层，减小环路面积，提高芯片的抗干扰能力。



4、功率开关节点（SW Node）通常是高频电压方波应保持较小铺铜面积，模拟元件应远离功率开关节点区域放置以防止掺杂干扰噪音；

2023Copyright © Nsiway Technology

11 封装信息



Symbol	DimensionsIn Millimeters		DimensionsIn Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.100	0.250	0.004	0.010
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.006	0.010
D	4.700	5.100	0.185	0.200
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
e	1.270(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.050
θ	0º	8º	0º	8º

12 版本修改历史

声明：深圳市纳芯威科技有限公司保留在任何时间，并且没有通知的情况下修改产品资料和产品规格的权利，本手册的解释权归深圳市纳芯威科技有限公司所有，并负责最终解释。

2023Copyright © Nsiway Technology