1.0A 具有 USB 接口兼容的线性电池管理芯片

■ 产品概述

XT4077 是可以对单节可充电锂电池进行恒流/恒压充电的充电器电路元器件。该器件内部包括功率晶体管，应用时不需要外部的电流检测电阻和阻流二极管。XT4077 只需要极少的外围元器件，并且符合 USB 总线技术规范，非常适合于便携式应用的领域。

热调制电路可以在器件的功耗比较大或者环境温度比较高的时候将芯片温度控制在安全范围内。内部固定的恒压充电电压为 4.2V，也可以通过一个外部的电阻调节。充电电流通过一个外部电阻设置。当输入电压（交流适配器或者 USB 电源）掉电时，XT4077 自动进入低功耗的睡眠模式，此时电池的电流消耗小于 0.1μA。当电池电压高于输入电压时,自动关闭内置功率 MOSFET。其它功能包括输入电压过低锁存，自动再充电，电池温度监控以及充电状态/充电结束状态指示等功能。XT4077 可以通过使能引脚关断充电，关断状态下芯片的静态功耗在 20uA 以下。

XT4077 采用散热增强型的 8 管脚小外形封装 ESOP8。

■ 用途

- 移动电话
- 数码相机
- MP4 播放器
- 蓝牙应用
- 电子词典

■ 典型电路

- 恒流/恒压电压 4.2V 充电应用

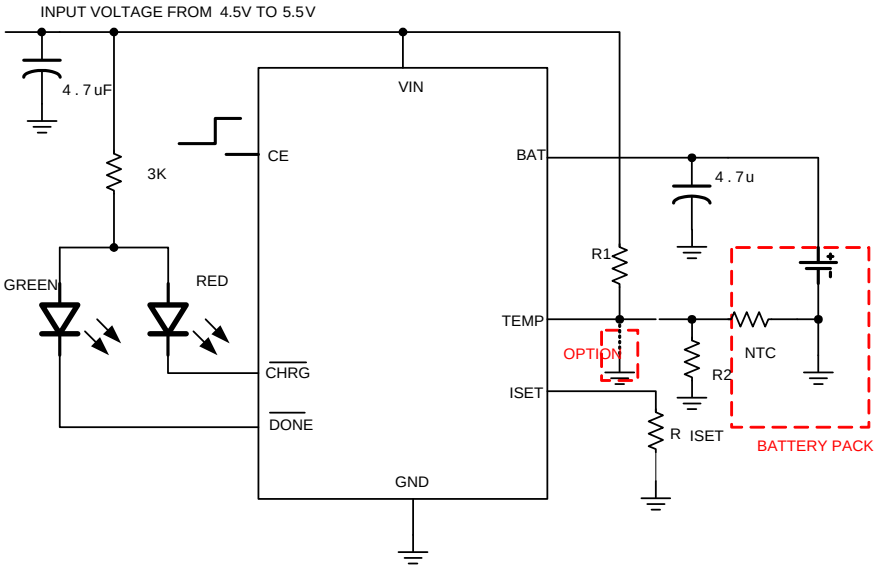


图 1

■ 产品特点

- 便携式设备
- 各种充电器
- 移动电源

- 可编程使充电电流可达 1.0A
- 不需要外部 MOSFET，传感电阻和阻流二极管
- 小的尺寸实现对锂离子电池的完全线性充电管理
- 恒电流/恒电压运行和热度调节使得电池管理效力最高，没有热度过高的危险
- 从 USB 接口管理单片锂离子电池
- 充电电流输出监控
- 充电状态指示标志和充满状态标志
- 1/10 充电电流终止
- 自动再充电
- 停止工作时提供 40μA 电流
- 2.9V 涓流充电阈值电压
- 软启动限制浪涌电流
- 当拔掉 VIN 时，IC 不消耗电池能量
- 采用 ESOP8 以及客户订制的封装形式

■ 封装

- ESOP8

- 防输入浪涌充电应用

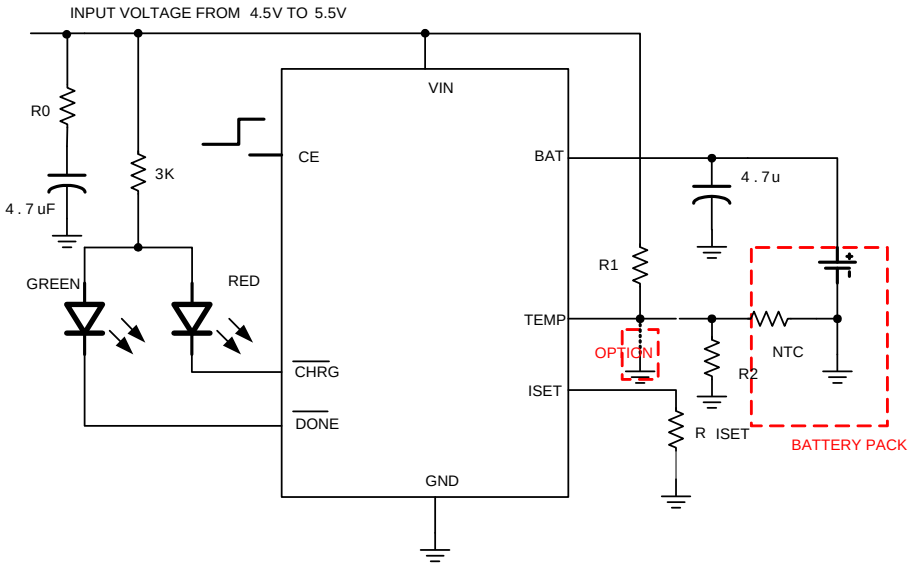


图 2

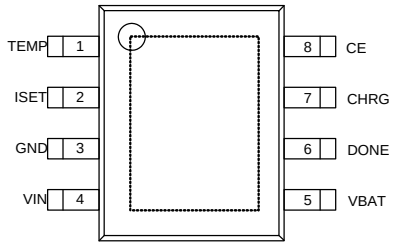
备注：R0 取 2-5 欧可以有效防止输入浪涌电流。

■ 订购信息

XT4077①②③④⑤-⑥

标号	描述	标记	描述
①	类型	X	无涓流充电
		Y	有涓流充电
②	调整器输出电压的第一部分	0	4.0
		1	4.1
		2	4.2
③	调整器输出电压的第二部分	A	②00
		B	②25
		C	②50
		D	②75
④	封装类型	S	ESOP8
⑤	器件方向	R	正面
		L	反面
⑥	表示绿料生产	G	绿料

■ 引脚配置



ESOP-8
(TOP VIEW)

■ 引脚功能

- **TEMP（引脚1）：**将TEMP管脚接到电池的NTC传感器的输出端。如果TEMP管脚的电压小于输入电压的32%或者大于输入电压的58.5%，意味着电池温度过低或过高，则充电将被暂停。如果TEMP在输入电压的32%和58.5%之间，则电池故障状态将被清除，充电将继续。
- **ISET（引脚2）：**充电电流编程，充电电流监控和关闭端。充电电流由一个精度为1%的接到地的电阻控制。在恒定充电电流状态时，此端口提供1V的电压。在所有状态下，此端口电压都可以用下面的公式测算充电电流。

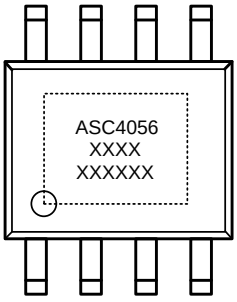
$$I_{BAT} = (V_{ISET}/R_{ISET}) \times 1000$$

ISET 端口也可用来关闭充电器。把编程电阻同地端分离，芯片内部可以通过上拉的 3μA 电流源拉高 ISET 端口电压。当达到 1.21V 的极限停工电压值时，充当器进入停止工作状态，充电结束，输入电流降至 25μA。此端口夹断电压大约 2.4V。通过使 ISET 电阻和地端结合，充电器回到正常状态。

- **GND（引脚 3）：**接地端,EXPOSED 管脚也需要跟引脚 3 相连。
- **VIN （引脚4）：**提供正电压输入。VIN管脚必须有至少1μF的旁路电容。当VIN降到BAT端电压30mV以内时，XT4077停止充电，此时BAT端口的消耗电流小于0.1uA。
- **BAT （引脚5）：**将电池的正端连接到此管脚。在充满时，如果VIN没有移除，BAT消耗电流大约为2uA。在充电过程中，如果移除VIN，则BAT管脚的消耗电流小于0.1uA。
- **DONE（引脚6）**：当充电结束时，DONE管脚被内部开关拉到低电平，表示充电已经结束；否则DONE管脚处于高阻态。
- **CHRG（引脚7）：**当充电器向电池充电时，CHRG管脚被内部开关拉到低电平，表示充电正在进行；否则CHRG管脚处于高阻态。
- **CE（引脚8）：**此管脚可以控制芯片是否充电，接高电平使能充电，低电平关断充电，关断充电后芯片的静态功耗在20uA以下。

■ 打印信息

- **ESOP8**



ESOP8
(TOP VIEW)

第二行跟第三行表示版本号和质量信息，由生产定义。

■ 绝对最大额定值

参数	标号	最大额定值	单位
输入电压	V_{CC}	-0.3～+7	V
ISET 端电压	V_{ISET}	-0.3～V_{IN}+0.3	
BAT 端电压	V_{BAT}	-0.3～6	
DONE 端电压	V_{DONE}	-0.3～+7	

CHAG 端电压	V_{CHRG}	-0.3～+7	
BAT 端电流	I_{BAT}	1500	mA
工作外围温度	Topa	-40～+85	°C
存储温度	Tstr	-65～+125	

注意： 绝对最大额定值是指在任何条件下都不能超过的额定值。万一超过此额定值，有可能造成产品劣化等物理性损伤。

■ 功能框图

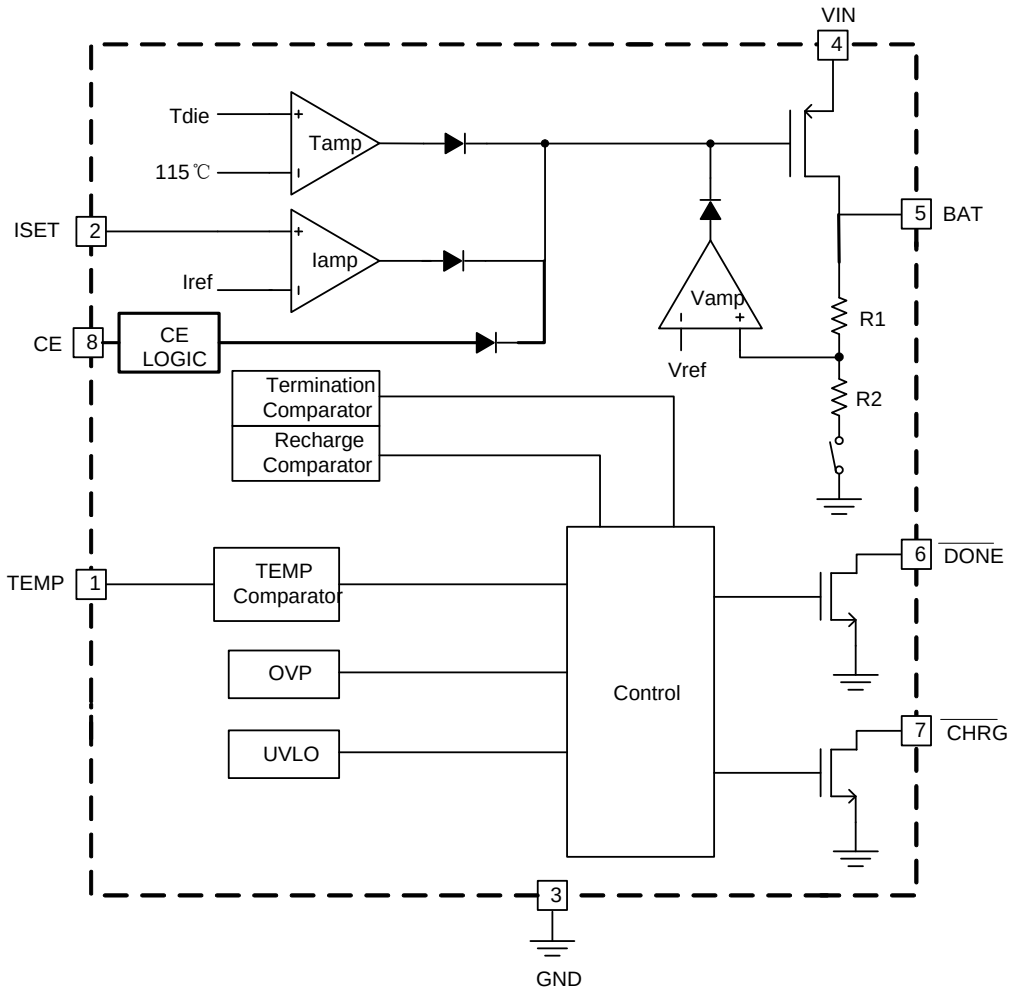


图 3

■ 电学特性参数

(Ta=25℃，除非特殊指定)

参数	标号	条件	最低	典型	最高	单位
输入电压	V_{CC}	-	4.25	-	5.5	V
输入电流	I_{CC}	Charge mode,R_{ISET}=10k	-	200	2000	μA
		Standby mode	-	40	60	μA
		Shutdown mode1(R_{ISET} not connected,V_{CC}<V_{BAT} or V_{CC}<Vuv)	-	30	60	μA

		Shutdown mode1（CE=0）	-	30	-	μA
输出控制电压	V_{FLOAT}	0℃≤T_A≤85℃,I_{BAT}=40mA	4.16	4.2	4.25	V
BAT端电流	I_{BAT}	R_{ISET}=10k,Current mode	88	100	108	mA
		R_{ISET}=1k,Current mode	880	1000	1080	mA
		Standby mode, V_{BAT}=4.2V	0	-2.5	-6	μA
		Shutdown mode	-	-	1	μA
		Sleep mode, V_{CC}=0V	-	-	0.1	μA
涓流充电电流	I_{trikl}	V_{BAT}<V_{trikl}, R_{PROG}=2k	75	100	120	mA
涓流充电极限电压	V_{trikl}	R_{ISET}=10K，V_{BAT} Rising	2.75	2.9	3.0	V
涓流充电迟滞电压	V_{trhys}	R_{ISET}=10k	60	80	120	mV
电源低电闭锁阈值电压	Vuv	From V_{CC} low to high	3.7	3.8	3.93	V
电源低电阈值电压迟滞电压	Vuvhys	-	150	200	300	mV
手动关闭阈值电压	Vmsd	ISET pin rising	1.15	1.21	1.30	V
		ISET pin falling	0.9	1.0	1.1	V
V_{CC}-V_{BAT}停止工作阈值电压	Vasd	V_{CC} from low to high	70	100	140	mV
		V_{CC} from high to low	5	30	50	mV
C/10 终断阈值电流	Iterm	R_{ISET} =10k	8	10	12	mA
		R_{ISET} =2k	40	50	65	mA
PROG端电压	Vprog	R_{ISET} =10k, Current mode	0.93	1.0	1.07	V
DONE端最小输出电压	Vdone	I_{DONE}=5mA	-	0.35	0.6	V
CHRG端最小输出电压	Vchrg	I_{CHRG}=5mA	-	0.35	0.6	V
电池再充电迟滞电压	∆Vrecg	V_{FLOAT} - V_{RECHRG}	-	150	200	mV

■ 应用信息

- **设定充电电流**

在恒流模式，计算充电电流的公式为： I_{SET}= 1000V / R_{ISET}。其中，ISET 表示充电电流，单位为安培，R_{ISET} 表示 I_{SET} 管脚到地的电阻，单位为欧姆。例如，如果需要 500 毫安的充电电流，可按下面的公式计算： R_{ISET}= 1000V/0.5A = 2kΩ

为了保证良好的稳定性和温度特性，R_{ISET} 建议使用精度为 1%的金属膜电阻。

- **同时应用 USB 和交流电适配器充电**

XT4077 不但可以利用 USB 接口为电池充电，也可以利用墙上适配器为电池充电。图 4 示出一个同时使用 USB 接口和交流电适配器通过 XT4077 对电池进行充电的例子，当二者共同存在时，交流电适配器具有优先权。M1 为 P 沟道 MOSFET，M1 用来阻止电流从墙上适配器流入 USB 接口，肖特基二极管 D1 可防止 USB 接口通过 1K 电阻消耗能量。

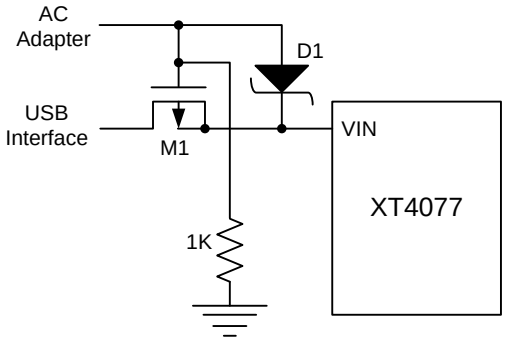


图 4. 同时使用交流电适配器和 USB 接口

- **电池温度监测**

为了防止电池温度过高或者过低对电池造成的损害，XT4077 内部集成有电池温度监测电路。电池温度监测是通过测量 TEMP 管脚的电压实现的，TEMP 管脚的电压是由电池内的 NTC 热敏电阻和一个电阻分压网络实现的，如图 3 所示。

XT4077 将 TEMP 管脚的电压同芯片内部的两个阈值 V_{LOW} 和 V_{HIGH} 相比较，以确认电池的温度是否超出正常范围。在 XT4077 内部，V_{LOW} 被固定在 32%×VIN，V_{HIGH} 被固定在 58.5%×VIN。如果 TEMP 管脚的电压 $V_{TEMP}<V_{LOW}$ 或者 $V_{TEMP}>V_{HIGH}$，则表示电池的温度太高或者太低，充电过程将被暂停；如果 TEMP 管脚的电压 V_{TEMP} 在 V_{LOW} 和 V_{HIGH} 之间，充电周期则继续。

- **确定 R1 和 R2 的值**

R1 和 R2 的值要根据电池的温度监测范围和热敏电阻的电阻值来确定，现举例说明如下：假设设定的电池温度范围为 TL～TH，（其中 TL＜TH)；电池中使用的是负温度系数的热敏电阻（NTC），R_{TL} 为其在温度 TL 时的阻值，R_{TH} 为其在温度 TH 时的阻值，则 $R_{TL}>R_{TH}$，那么，在温度 TL 时，第一管脚 TEMP 端的电压为：

$$V_{TEMPL}=\frac{R_2//R_{TL}}{R_1+R_2//R_{TL}}\times V_{IN}$$

在温度 TH 时，第一管脚 TEMP 端的电压为：

$$V_{TEMPL}=\frac{R_2//R_{TH}}{R_1+R_2//R_{TH}}\times V_{IN}$$

然后，由 $V_{TEMPL}=V_{HIGH}=K2\times V_{IN}(K2=0.585)$

$$V_{TEMPH}=V_{LOW}=K1\times V_{IN}(K1=0.32)$$

则可解得：$$R1=\frac{R_{TL}R_{TH}(K2-K1)}{(R_{TL}-R_{TH})K1K2}$$

$$R2=\frac{R_{TL}R_{TH}(K2-K1)}{R_{TL}(K1-K1K2)-R_{TH}(K2-K1K2)}$$

同理，如果电池内部是正温度系数（PTC）的热敏电阻，则 RTH＞RTL，我们可以计算得到：

$$R1=\frac{R_{TL}R_{TH}(K2-K1)}{(R_{TH}-R_{TL})K1K2}$$

$$R2=\frac{R_{TL}R_{TH}(K2-K1)}{R_{TH}(K1-K1K2)-R_{TL}(K2-K1K2)}$$

从上面的推导中可以看出，待设定的温度范围与电源电压 V_{IN} 是无关的，仅与 R1、R2、R_{TH}、R_{TL} 有关；其中，R_{TH}、R_{TL} 可通过查阅相关的电池手册或通过实验测试得到。

在实际应用中，若只关注某一端的温度特性，比如过热保护，则 R2 可以不用，而只用 R1 即可。R1 的推导也变得十分简单，在此不再赘述。

- **漏极开路状态指示输出端**

XT4077 有两个漏极开路状态指示端，CHRG 和 DONE，这两个状态指示端可以驱动发光二极管或单片机端口。CHRG 用来指示充电状态，在充电时，CHRG 为低电平；DONE 用来指示充电结束状态，当充电结束时，DONE 为低电平。当电池的温度处

于正常温度范围之外超过 0.15 秒时，CHAG 和 DONE 管脚都输出高阻态。

当电池没有接到充电器时，充电器很快将输出电容充电到恒压充电电压值，由于电池电压 Kelvin 检测 BAT 管脚的漏电流，BAT 管脚的电压将慢慢下降到再充电阈值，这样在 BAT 管脚形成一个纹波电压为 150mV 的波形，同时 CHAG 输出脉冲信号表示没有安装电池。当电池连接端 BAT 管脚的外接电容为 4.7μF 时，脉冲的周期大约为 2Hz。

下表列出了 CHAG 和 DONE 管脚在各种情况的状态：

状态	充电	充满	无电池	出错
CHAG	常亮	常灭	闪烁	常灭
DONE	常灭	常亮	常亮	常灭

注： 1、无电池时CHAG闪烁的频率跟外接电容有关，一般建议4.7μF，电容越大闪烁频率越小。

2、出错的情况有：超出工作温度范围（温度过高或过低），Iset 端悬空，$V_{IN}<V_{BAT}$, V_{IN} <3.8V等。

- **芯片温度保护**

XT4077 通过检测芯片自身温度，当温度过高时，自动降低充电电流从而降低芯片的整个功耗达到降低芯片温度的目的；

- **大电流输出设计**

由于 XT4077 采用了内部恒定功率技术，因此当输入 VIN 和 BAT 压差过大时，会导致最大电流的 BAT 电压区间变小，从而充电时间会变长，为了使最大电流充电的区间变大，可以通过外置电阻或者肖特基的方法来实现。

假设 XT4077 的 ESOP8 封装内部最大允许功率为 1.2W，充电最大电流设置为 1.0A。如果采用的是电阻，我们假设采用的是 0.5 欧姆（1W）电阻，在大电流充电时，电阻上的压降为 0.5*1.0=0.5V，XT4077 的真正工作电压为 4.4V。于是，在此状态下，（V_{IN}-V_{BAT}）*1.0<1.2W，因此 V_{BAT}>3.4V，电池电压为 3.4V 以上都支持 1.0A 充电，低于 3.4V，则 XT4077 会自动减小充电电流以维持芯片内部功率平衡。

如果采用的是肖特基，根据肖特基在不同电流下的压降可以做出类似的计算。

另外在大电流应用中需要注意 XT4077 在 PCB 布线设计时，必须考虑增加 EXPOSED PAD 的面积，并将 EXPOSED PAD 与 GND 相连，以此提高散热性能，保证芯片稳定工作。

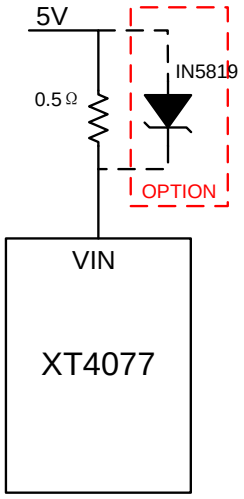
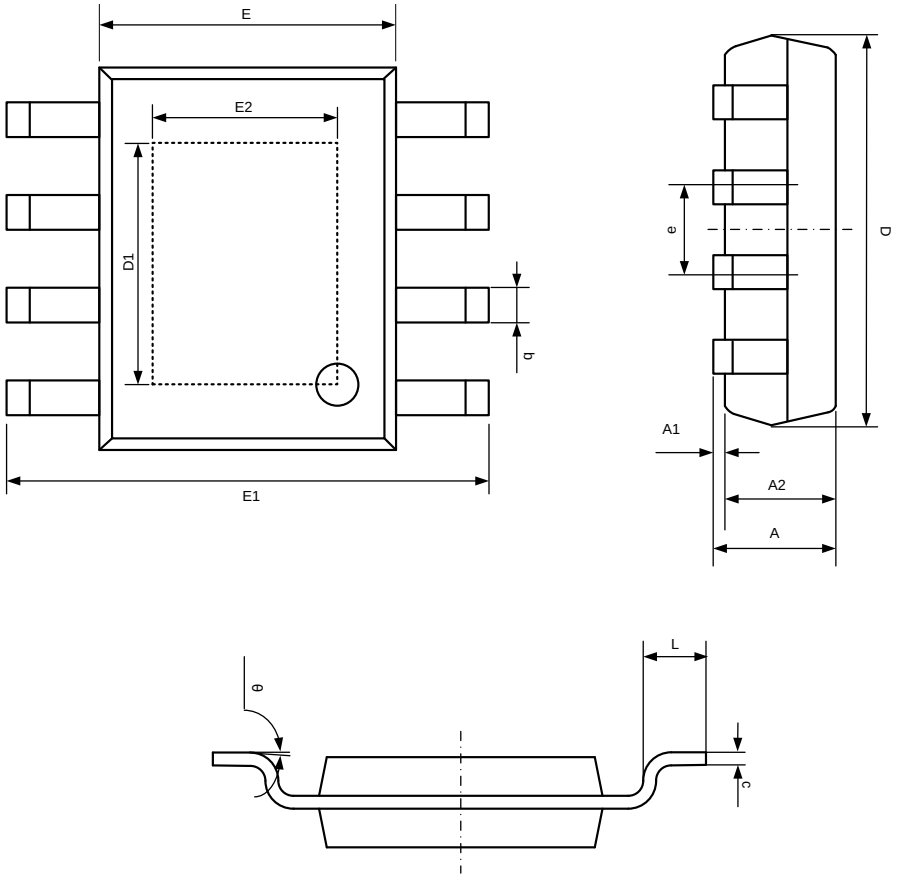


图 6

■ 封装信息

- **ESOP8**



Symbol	Dimensions In Millimeters		Dimensions In Inches	
	Min	Max	Min	Max
A	1.350	1.750	0.053	0.069
A1	0.050	0.150	0.002	0.006
A2	1.350	1.550	0.053	0.061
b	0.330	0.510	0.013	0.020
c	0.170	0.250	0.007	0.010
D	4.700	5.100	0.185	0.200
D1	3.202	3.420	0.126	0.134
E	3.800	4.000	0.150	0.157
E1	5.800	6.200	0.228	0.244
E2	2.313	2.513	0.091	0.099
e	1.270(BSC)		0.050(BSC)	
L	0.400	1.270	0.016	0.050
θ	0°	8°	0°	8°